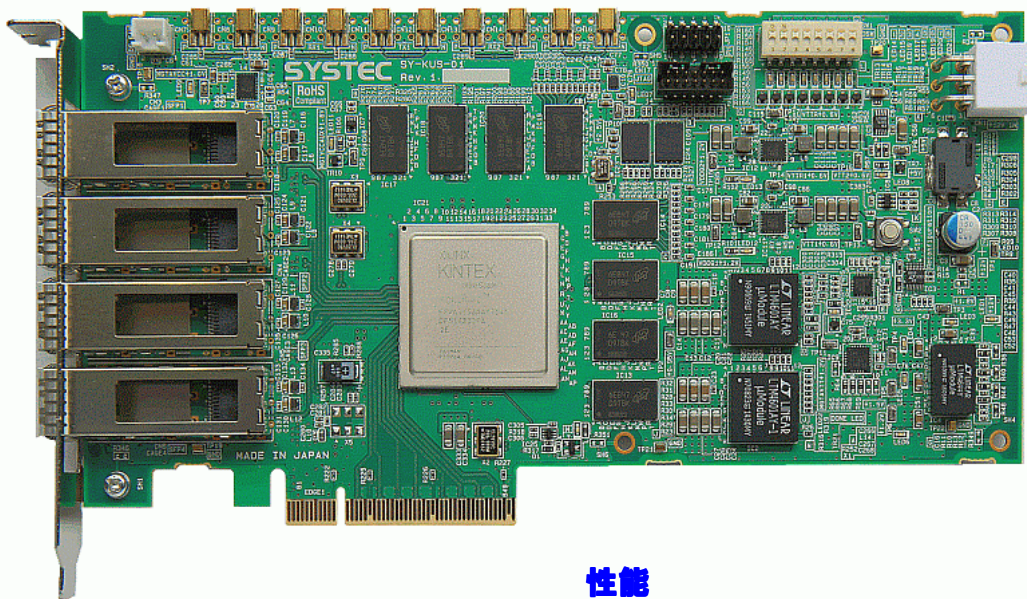


## ザイリンクス FPGA対応 PCI Express ボード ソリューション

# SY-KUS-01

SY-KUS-01はXilinx社製 Kintex UltraScale FPGAを搭載したPCI Express基板です。  
 高速シリアル通信を用いた大容量データ送受信が可能  
 外部メモリとしてDDR4を2系統搭載



### 概要

- FPGA XCKU035-2FFVA1156Cを搭載  
025,040,060の搭載も可能
- PCI Express (Gen3 x 8まで対応)
- 発振器  
100MHz, 200MHz, 250MHzを搭載
- DDR4 (1系統 = 32Gbit 64bit\_DataBus) を2系統
- SFP+ 4ch
- MMCX 2Lane (Tx/Rx) + RefCLK
- PinHeader 8pin 外部インタフェース
- QSPIを2個搭載 (計512Mbit)  
256Mbitはユーザー領域として使用可能

### 各種開発対応

- ◇ ASIC 設計の豊富な実績を活かした確かな FPGA 設計 (小規模 ~ 最新の大規模品種まで)
- ◇ 各種 CPU 周辺回路も一貫提案 (高速メモリ I/F、高速シリアル I/F、DMA 転送、各種 IP)
- ◇ デジタル通信技術の開発実績 (MATLAB による検証等)
- ◇ 各種基板開発、ファームウェア、筐体・機構設計にも対応

### 性能

I/F	Lane	Max Rate (Gbps)	etc
PCIe(Gen3)	8	8	※1
DDR4	64	2.4	2系統
SFP+	4	16.375	
MMCX	2	10	※2

Max Rateは1Lane当たりの信号転送帯域を記載

※1 当社DMACを搭載することで6GB/s通信が可能

※2 Tx/Rx各2Lane搭載  
RefCLKの入力可能 (1系統)

各種開発も可能。お問い合わせ、購入申し込みはこちら

URL: <http://www.systec.co.jp/>

E-mail: [sys-ip@systec.co.jp](mailto:sys-ip@systec.co.jp)

