

MECHATROLINK-III ボードソリューション

SY-M3-03

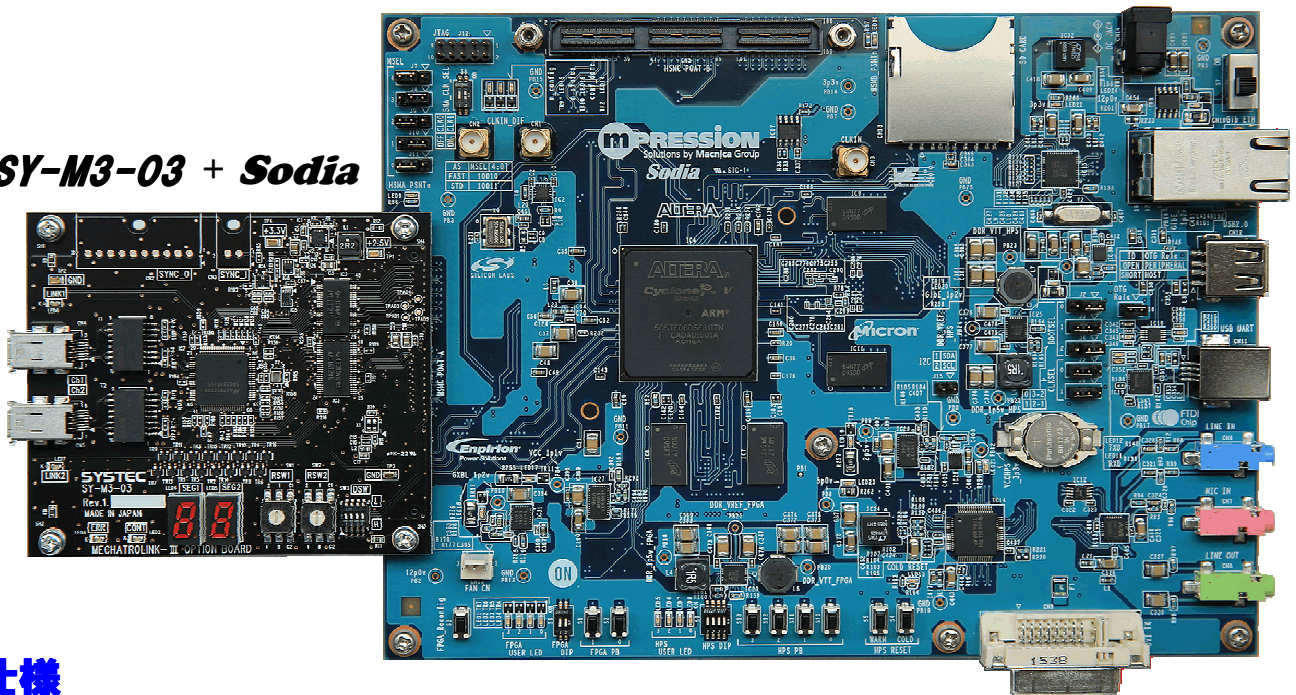
※オープン価格

MECHATROLINK

1. インテル® High-Speed Mezzanine Card (HSMC)に対応
2. SYM3A(IP)と組合せて容易に評価環境の構築が可能

外観 (Mpression-Sodiaボードとの組合せ)

SY-M3-03 + Sodia



仕様

- インテル® HSMCコネクタ規格ドーターボード
- チャンネル数: 1 (IMIコネクタ x2)
- オプションで外部同期コネクタ接続により、5台のスレーブが制御可能
- 評価用に7seg / Rotary-SW等を配置
- 電源は評価基板側から供給
- マクニカ Sodia-Cyclone® V ST SoC評価ボードにて動作確認済み

各種開発も可能。お問い合わせ、購入申し込みはこちら。

URL: <http://www.systec.co.jp/>

E-mail: sys-ip@systec.co.jp



MECHATROLINK-III FPGAソリューション

SYM3A-M (マスタ機能)

SYM3A-S (スレーブ機能)

SYM3A-MS (マルチスレーブ機能)

1. C1マスタ / スレーブ / マルチスレーブに対応
2. Soft-IPコアとしてネットリスト提供
3. MECHATROLINK-III 認証取得済み

特徴

- SY-M3-03と組合せて容易に評価環境の構築が可能
- ARM Coretex-A9とユーザ回路との協調動作による高機能・高速処理を実現 (ARMはインテル® FPGA SoC使用時)
- FPGAの特徴でもある各種I/Fの追加や周辺回路組込みを柔軟に対応
- Qsysシステム統合ツールのGUIで容易にデザイン統合が可能
- 基本機能はJL-100/JL-102相当
- マクニカ Sodia-Cyclone® V ST SoC評価ボードにて動作確認済み

FPGAのユーザ回路部分やARM向け組込みソフトウェア開発、ボード開発等のシステム開発も可能。

お問い合わせ、購入申し込みはこちら。

URL : <http://www.systec.co.jp/>

E-mail : sys-ip@systec.co.jp

IPイメージ

